

L i t e r a t u r a

- /1/ Klír J., Seidl, L.K.: Syntéza logických obvodů, Praha, SNTL 1966.
- /2/ Bernhard, J.H.: Číslicová řídicí technika ve zkratce, Praha, SNTL 1967.
- /3/ Klika O., Lojík V.: Spojovací technika I, skriptum ČVUT, Praha 1974.
- /4/ Švec J. a kol.: Příručka automatizační a výpočetní techniky, Praha, SNTL 1975.
- /5/ Sobotka Z.: Kurs číslicové techniky, Praha, SNTL 1974.
- /6/ Budínský J.: Polovodičové obvody pro číslicovou techniku, Praha, SNTL 1973.
- /7/ Beneš O., Černý A., Žalud V.: Tranzistory řízené elektrickým polem, Praha, SNTL 1972.
- /8/ Lojík V.: Logické obvody, skriptum ČVUT, Praha, SNTL 1967.
- /9/ Luska J., Slačálek Z.: Transfluxory, Praha, SNTL 1972.
- /10/ Bubeník Vl.: Prvky číslicových počítačů, Praha, SNTL 1967.
- /11/ Lukeš J.: Obvody s polovodičovými diodami, Praha, SNTL 1965.
- /12/ Klímek A., Novanský R.: Logické systémy, Praha, ÚVVTŘ, Praha 1972.
- /13/ Kolektiv autorů oddělení prvků VÚMS: Integrované obvody a jejich použití, Praha, VÚMS 1970.
- /14/ Stach J. a kolektiv: Československé integrované obvody, SNTL, Praha 1975.
- /15/ Sobotka Z., Starý J.: Číslicové systémy a jejich řešení, Tesla VÚST ČVTS, Praha 1975.
- /16/ Kogan B.M., Kaněvskij M.M.: Cifrovyje vyčislitelnyje mašiny i systémy, Energija, Moskva 1970.
- /17/ Madland G.R. a kol.: Integralnyje schemy, Sovětskoje radio, Moskva 1970.
- /18/ Ckarlet J.A.: TTL integralnyje schemy i jich primenenije, Mir, Moskva 1974.
- /19/ TTL logické integrované obvody, Technické zprávy Tesla Rožnov, n.p.
- /20/ Chlouba V., Zbořil V.: Paměti číslicových počítačů, SNTL, Praha 1967.
- /21/ Nečas J.: Práce s pamětí samočinného počítače, SNTL, Praha 1970.
- /22/ Blatný J., Křišťoufek K., Pokorný Z., Kolenička J.: Číslicové počítače, SNTL/ALFA, Praha 1980.
- /23/ Křivohlávek J.: Integrovaná injekční logika (I^2L), ST 1/1975.
- /24/ Polovodičové součástky, katalog n. p. Tesla, 1981.
- /25/ Keller V.: Obvody impulsové techniky, SNTL, Praha 1976.
- /26/ Uhlíř J., Slípka J.: Polovodičové impulsové a spínací obvody, SNTL, Praha 1972.
- /27/ Mirtes B., Sýkora Z.: Číslicové měření a zpracování analogových veličin, SNTL, Praha 1971.
- /28/ Špány V.: Plošný tranzistor v impulsových obvodech, SNTL, Bratislava 1962.
- /29/ Jáneš V., Sýkora J., Laipert M., Žejglic V.: Elektronická měření, Skriptum ČVUT, Praha 1968.
- /30/ Sýkora J.: Měření v telekomunikační technice, Skriptum ČVUT, Praha 1980.