

Literatura

- [ADA89] ADÁMEK, J.: Kódování. Praha, SNTL 1989, 192 s.
- [BAE84] BAER, J.L.: Computer architecture. Computer, Oct. 1984, s.77–87
- [BAR91] BARTEE, T.C.: Computer architecture and logic design. New York, Mc Graw-Hill 1991
- [BAR92] BARON, R.J. – HIGBIE, L.: Computer architecture. Wokingham, Addison-Wesley 1992, 540 s.
- [BIN91] BÍNA, I.– HLAVIČKA, J.: Hodnocení výkonnosti počítačů. Computer echo, č. 3/91 až 2/92
- [CRA91] CRAGON, H.G.: Branch strategy taxonomy and performance models. Los Alamitos, IEEE Computer Society Press 1991, 106 s.
- [DEC89] DeCEGAMA, A.L.: The technology of parallel processing. Englewood Cliffs, N.J., Prentice Hall 1989, vol. 1, 478 s.
- [DON87] DONGARRA, J.J.: Experimental parallel computing architectures. New York, North Holland 1987, 303 s.
- [FOS70] FOSTER, C.F.: Computer architecture. N. York, Van Nostrand 1970, 225 s.
- [FOS76] FOSTER, C.C.: Content adressable parallel processors. New York, Van Nostrand, 1976
- [FRI86] FRIŠTACKÝ, N. a kol.: Logické systémy. Bratislava, Alfa 1986, 591s.
- [GON89] GONAUSER, M.– MRVA, M.: Multiprozessor-Systeme. Berlin, Springer 1989, 256 s.
- [HAM90] HAMACHER, V.C. – VRANESIC, Z.G. – ZAKY, S.G.: Computer organization. New York, McGraw-Hill 1990, 656 s.
- [HAY78] HAYES, J.P.: Computer architecture and organization. New York, McGraw-Hill, 1978, 498s.
- [HEN90] HENNESSY, J.L. – PATTERSON, P.A.: Computer architecture: a quantitative approach. San Mateo, Morgan Kaufman Publishers, 1990, 594 s.
- [HIL89] HILLIS, W.D.: The Connection Machine. Cambridge, MA, The MIT Press 1989, 190 s.
- [HLA86] HLAVIČKA, J.: Číslicové počítače II. Praha, Vydavatelství ČVUT 1986, 237 s. (dotisk 1987, 1991)
- [HLA92] HLAVIČKA, J. a kol.: Číslicové systémy odolné proti poruchám. Praha, Vydavatelství ČVUT 1992, 330 s.
- [HUC89] HUCK, J.C.: Analyzing computer architectures. Washington, IEEE Computer Press 1989, 188 s.
- [HWA84] HWANG, K. – BRIGGS, F.A.: Computer architecture and parallel processing. New York, McGraw-Hill 1984, 846 s.
- [JAN89] JANEČEK, J.: Počítačové sítě. Vydavatelství ČVUT 1988, 144 s.
- [KAI89] KAIN, R.Y.: Computer architecture. Englewood Cliffs, N.J., Prentice-Hall 1989, vol.1 – 576 s., vol.2 – 384 s.

- [KOB88] KOBER, R.: Parallelrechner-Architekturen. Berlin, Springer 1988, 360 s.
- [KOG81] KOGGE, P.M.: The architecture of pipelined computers. N.York, McGraw-Hill 1981, 334 s.
- [KUC78] KUCK, D.J.: The structure of computers and computations. New York, John Wiley & Sons, 1978, 611 s.
- [MAN92] MANO, M.M.: Computer system architecture. Englewood Cliffs, N.J., Prentice Hall 1992, 576 s.
- [MIL89] MILUTINOVIC, V.M.: High-level language computer architecture. Computer Science Press, 1989, 474 s.
- [MUL91] MULLER-SCHLOER, C. – SCHMITTER, E.: RISC – Workstation Architekturen. Berlin, Springer 1991, 556 s.
- [NUT92] NUTT, G.J.: Open systems. Englewood Cliffs, N.J., Prentice Hall 1992, 292 s.
- [PLU92] PLUHÁČEK, A.: Projektování logiky počítačů. Praha, Vydavatelství ČVUT 1992, 185 s.
- [POL90] POLLARD, L.H.: Computer design and architecture. Englewood Cliffs, N.J., Prentice Hall 1990, 656 s.
- [SIE82] SIEWIOREK, D.P. – BELL, C.G. – NEWELL, A.: Computer structures: principles and examples. New York, McGraw-Hill 1982
- [SNO92] ŠNOREK, M.: Standardní rozhraní PC. Praha, Grada 1992, 246 s.
- [TAB91] TABAK, D.: Advanced microprocesors. New York, McGraw-Hill 1991, 534 s.
- [VAN89] VAN DE GOOR, A.J.: Computer architecture and design. Wokingham, Addison-Wesley 1989, 633 s.