

16. Literatura.

1. Valášek: Monolitické mikroprocesory a mikropočítače, SNTL, Praha 1989.
2. Strelec, Líška: Architektury procesorů RISK, Grada, Praha 1992.
3. Operační systém MS-DOS, ČSVTS FEL ČVUT 1989.
5. Kunzel, Žáček: Mikroprocesorová technika, ČVUT.
5. Bílek, Šnorek, Záček: Mikroprocesorová technika, skriptum FEL ČVUT.
6. Šnorek: Číslicové počítače I, cvičení, skriptum FEL ČVUT.
7. Hlavička: Číslicové počítače II, skriptum FEL ČVUT 1992.
8. Hlavička: Architektura počítačů, skriptum FEL ČVUT 1994.
9. Blatný J., Dábek V.: Standardizace číslicových rozhraní, skriptum, Brno 1990.
10. Michal Brandejs: Mikroprocesory INTEL, Grada, Praha 1994.
11. Němec F.: Počítačové systémy, VŠB FH, skriptum, Ostrava 1989.
12. Sloup V., Rozehnal Z.: Jednočipové mikropočítače, skriptum ČVUT, Praha 1992.
13. Lokální sběrnice PCI, Chip 12/1993.
14. Procesory, Chip 9/1994.
15. Vývoj grafických zobrazovačů, CW 35/94.
16. Super VGA, PC WORLD 2/93.
17. Grafické karty, Chip 9/92.

