

## Literatura

- [1] Massobrio, G. - Antognetti, P.: Semiconductor Device Modeling With SPICE. McGraw-Hill 1993.
- [2] Vladimirescu, A.: The SPICE Book. John Wiley & Sons 1994.
- [3] Mann, H.: NAP2 - program pro stejnosměrnou, časovou a kmitočtovou analýzu a optimalizaci nelineárních elektronických obvodů. Praha, TESLA VÚST, CAD '75.
- [4] Mann, H.: Využití počítače při elektrotechnických návrzích. Praha, SNTL 1984.
- [5] Rübner-Petersen, T.: On Sparse Matrix Reduction for Computing the Poles and Zeros of Linear Systems. Ljubljana, The Fourth International Symposium on Network Theory 1979.
- [6] Skelboe, S.: Computation of the Periodic Steady-State Response of Nonlinear Networks by Extrapolation Methods. IEEE on CAS, March 1980.
- [7] Petrenko, A. I. - Vlasov, A. I. - Timčenko, A. P.: Табличные методы моделирования на ВМ. Kijev, 1977.
- [8] Ortiz, J. - Denig, C.: Noise Figure Analysis Using SPICE. Microwave Journal, April 1992.
- [9] Ralston, A.: Základy numerické matematiky. Praha, Academia 1978.

Digitálně zpracováno  
v Českých Budějovicích  
(6)