

## Literatura

- [1] Záhlava, V.: OrCAD pro Windows, praktický průvodce návrháře, Grada Publishing, Praha 1999
- [2] Szendiuch, I.: Mikroelektronické montážní technologie, Nakladatelství VUT, Brno 1997
- [3] SNE 2151 Společná norma pro elektrotechniku – Obrazce pájecích plošek pro povrchovou montáž, konfigurace a konstrukční pravidla, Společné normalizační středisko při Tesla Telekomunikace, Praha 1992
- [4] Mawer A.: Plastic Ball Grid Array, AN1231 – aplikační list, Motorola, 1996
- [5] Durcansky, G.: EMV – gerechtes Gerätedesign: Grundlagen der Gestaltung störungsarmer Elektronik, Franzis-Verlag, München 1992
- [6] Walker, Ch. S. : Capacitance, Inductance, and Crosstalk Analysis, Artech House, Boston 1990
- [7] Tornau, F.: Elektrické rušivé vlivy v zařízeních pro automatizaci a zpracování dat, SNTL, Praha 1978
- [8] Johnson, H. W.: High-Speed Digital Design, A Handbook of Black Magic, Prentice Hall, 1993
- [9] Montrose, M.I.: Printed Circuit Board Design Techniques for EMC Compliance, IEEE Press, New York 1996
- [10] Montrose, M.I.: EMC and the Printed Circuit Board, IEEE Press, New York, 1998
- [11] Vaculíková, P., Vaculík, E. a kolektiv: Elektromagnetická kompatibilita elektrotechnických systémů. Grada Publishing, Praha 1998
- [12] Mardiguian, M.: Controlling Radiated Emissions by Design, Van Nostrand Reinhold, New York 1992
- [13] Motorola INC., 1989. Designing for Electromagnetic Compatibility (EMC) with HCMOS Microcontrollers (AN1050)
- [14] Stengl, J.P., Tyhanyi, J.: Výkonové tranzistory MOSFET, BEN – technická literatura, Praha 1999

