

Obsah

1 ÚVOD.....	5
2 DOSTUPNÉ NÁSTROJE V OBLASTI VESTAVĚNÝCH PROCESORŮ.....	6
2.1 Kategorie hardwaru.....	6
2.2 vývoj softwaru pro vestavěné procesory.....	8
2.3 Predikce doby výpočtu.....	10
3 CÍLE PRÁCE	11
3.1 Nástroj pro automatické generování kódu pro Cerebot hardware	11
3.2 Nástroj pro automatické generování kódu pro komplexní periferii	12
3.3 Metody pro predikci doby výpočtu na základě Simulink modelu	12
4 CEREBOT BLOCKSET	12
4.1 Soubory Cerebot blocksetu	12
4.2 Bloky blocksetu.....	13
5 BLOK PRO OBSLUHU KOMPLEXNÍ PERIFERIE	16
6 PREDIKCE VÝPOČETNÍHO VÝKONU.....	17
6.1 Intuitivní odhad doby výpočtu	18
6.2 Automatický odhad doby výpočtu	19
7 SHRNUTÍ VÝSLEDKŮ A ZÁVĚR PRÁCE.....	21
7.1 Vytvoření blocksetu pro platformu Cerebot MX7 cK	21
7.2 Vytvoření bloku pro obsluhu komplexní periferie.....	22
7.3 Vývoj metod pro predikci doby výpočtu	22
7.4 Přínosy práce.....	23
8 VYBRANÉ PUBLIKACE AUTORA.....	24
9 SEZNAM POUŽITÉ LITERATURY	25
10AUTOROVO CV	27
11ABSTRAKT	28