

Obsah

1. Úvod	5
1.1 <i>Zadání disertační práce</i>	5
2. Rozbor jednotlivých funkčních bloků	6
2.1. Možnosti digitálního řízení parametru	6
2.2. Napětově řízené integrační a derivační obvody.....	6
2.2.1. <i>Vliv reálných vlastností CFA</i>	8
2.2.2. <i>Citlivost</i>	8
2.2.3. <i>Simulace funkce a výsledky měření reálného obvodu</i>	9
2.2.4. <i>Shrnutí kapitoly 2.2</i>	11
2.3. Napětově řízený generátor harmonického signálu.....	11
2.3.1. <i>Vliv reálných vlastností CFA</i>	12
2.3.2. <i>Výsledky měření reálného obvodu</i>	12
2.3.3. <i>Shrnutí kapitoly 2.3</i>	13
2.4. Napětově řízený kruhový oscilátor.....	14
2.4.1. <i>Simulace funkce</i>	15
2.4.2. <i>Shrnutí kapitoly 2.4</i>	16
2.5. Digitálně řízená immitanční funkce.....	16
2.5.1. <i>Digitální řízení</i>	17
2.5.2. <i>Simulace funkce s ideálním CFA</i>	18
2.5.3. <i>Simulace funkce s neideálním CFA</i>	20
2.5.4. <i>Shrnutí kapitoly 2.5.</i>	21
2.6. Programovatelný univerzální filtr.....	21
2.6.1. <i>Digitální řízení KHN filtru</i>	23
2.6.2. <i>Simulace funkce a měření reálného obvodu</i>	24
2.6.3. <i>Shrnutí kapitoly 2.6</i>	27
3. Funkční bloky se spínanými kapacitami	28
3.1. Digitálně řízený audio ekvalizér.....	28
3.1.1. <i>Realizace</i>	28
3.2. Výsledky testů prototypu a závěr.....	29
4. Závěr	30