

4.5.1	Instrukce přesunu dat	77
4.5.2	Aritmetické instrukce	81
4.5.3	Logické instrukce	84
4.5.4	Instrukce pro větvení programu	87
4.5.5	Instrukce pro práci se zásobníkovou pamětí	90
4.5.6	Řídící a V/V instrukce	92
4.5.7	Instrukce RIM a SIM mikroprocesoru 8085	93
4.6	Hodnoticí kritéria instrukčních souborů	95
4.7	Programové prostředky pro práci v reálném čase	95
5	METODIKA PŘIPOJOVÁNÍ V/V ZAŘÍZENÍ K MIKROPROCESOROVÉMU SYSTÉMU	99
5.1	Základní režimy výměny informace	99
5.2	Přerušovací režim	101
5.3	Přenos informace mezi mikroprocesorem a V/V zařízením	112
5.4	Připojování vstupních a výstupních obvodů a synchronizace při komunikaci	116
6	VÝSTAVBA SYSTÉMŮ S MIKROPROCESORY	122
6.1	Paměti	122
6.1.1	Utváření paměťových bloků	122
6.1.2	Připojování pamětí k procesoru 8080/85	124
6.2	V/V zařízení	125
6.2.1	Možnosti připojení V/V zařízení	125
6.2.2	Adresování V/V zařízení	127
6.3	Analogové V/V subsystémy	130
7	VÝVOJ A OŽIVOVÁNÍ SYSTÉMŮ S MIKROPROCESORY	134
7.1	Oživování a diagnostika systémů s mikroprocesory	134
7.1.1	Metodika oživování mikropočítačů	135
7.1.2	Přístrojové vybavení pro oživování mikropočítačů	137
7.2	Logické a znakové analyzátory	138
7.3	Vývojové systémy	143
7.3.1	Klasifikace vývojových systémů	146
7.3.2	Stavebnice mikroprocesorových systémů	146
7.3.3	Programovací zařízení	148
7.3.4	Modulově rozšiřitelné vývojové systémy	149
8	MIKROPROCESOROVÁ STAVEBNICE MH 3000	153
8.1	Řadič mikroprogramů (MCU) MH 3001	155
8.1.1	Popis logiky obvodu MH 3001	156
8.1.2	Řízení přerušování	158
8.1.3	Analýza operačního kódu a funkce LOAD	158
8.1.4	Formát mikroinstrukce	159
8.1.5	Adresovací řídící funkce	159
8.1.6	Řídící stavové funkce	162
8.2	Centrální procesorový element (CPE) MH 3002	162
8.2.1	Popis logiky obvodu MH 3002	163
8.2.2	Mikrofunkce aritmetickologické sekce	165

	str.
8.3	Obvod pro urychlení přenosu MH 3003
8.4	Rychlý binární dekodér MH 3205
8.5	Víceúčelový registr - budič MH 3212
8.6	Řadič přerušení MH 3214
8.7	Paralelní obousměrný budič sběrnice MH 3216/3226
8.8	Zhodnocení struktury a mikrooperací obvodu 3002
8.9	Některé problémy návrhu procesoru se stavenicí MH 3000
9	DALŠÍ SMĚRY VÝVOJE TECHNIKY ČÍSLICOVÝCH INTEGROVANÝCH OBVODŮ LSI
9.1	Zlepšování elektrických vlastností
9.2	Kritéria pro hodnocení mikroprocesorů
9.3	Směry vývoje systémového řešení mikroprocesorů

LITERATURA

200