

1.	Číslicové integrované obvody	7
1.1.	Úvod	7
1.2.	Popis obvodů TTL základní řady	10
1.2.1.	Logický člen NAND	10
1.2.2.	Statické charakteristiky logického členu	12
1.2.3.	Dynamické vlastnosti logického členu	14
1.2.4.	Zapojení a funkce ostatních logických členů	14
1.3.	Ostatní řady integrovaných obvodů TTL	19
1.4.	Logické členy řady 74 a příklady jejich použití	20
1.5.	Obvody MSI pro dekodéry, multiplexory a aritmetické operace	23
1.6.	Klopné obvody	33
1.7.	Čítače a registry	38
1.8.	Obvody MOS	49
1.9.	Paměti	57
1.10.	Mikroprocesory	63
1.11.	Obvody DTL	65
2.	Metody měření v logických obvodech	68
2.1.	Měření statických logických napěťových úrovní	68
2.2.	Měření dynamických úrovní	69
3.	Zapojení s integrovanými obvody	71
3.1.	Základy navrhování obvodů	71
3.1.1.	Jednoduché obvody pro tvarování impulsů	72
3.1.2.	Galvanické oddělení	75
3.2.	Jednoduchý řídicí systém pro obráběcí stroje	79
3.2.1.	Jednoduchý řídicí systém pro obráběcí stroje se stupňovitým řízením posuvu	79
3.2.2.	Jednoduchý řídicí systém pro obráběcí stroje s uzavřenou polohovou vazbou	83
3.3.	Obvody řídicího systému	86
3.3.1.	Časová základna	87
3.3.2.	Zapojení dekadických přepínačů	89
3.3.3.	Zapojení tlačítkové klaviatury	90
3.3.4.	Zapojení impulsové fázového převodníku	90
3.3.5.	Diferenční člen	91
3.3.6.	Rychlostní jednotka	96
3.3.7.	Interpolátor	98
3.3.8.	Číslicové analogový převodník	100
	Literatura	102
	Rejstřík	103