

O b s a h

<u>Obsah</u>	1
1. <u>Úvod</u>	3
1.2 <u>Základní pojmy a rozdělení sběrnic</u>	6
1.2.1 Obecné pojmy a rozdělení sběrnic	6
1.2.2 Paralelní sběrnice	12
1.2.3 Sériové sběrnice	17
1.2.4 Přehled použitých zkratk	20
2. <u>Přehled paralelních sběrnic</u>	21
2.1 <u>MUBUS</u>	21
2.2 <u>S-100 BUS</u>	24
2.2.1 S-100 BUS(MITS)	24
2.2.2 IEEE 696	28
2.3 <u>STD-BUS</u>	32
2.4 <u>Sběrnice IMS-2</u>	34
2.4.1 Úvod	34
2.4.2 Popis sběrnice IMS-2	34
2.4.3 Zprávy přenášené v systému IMS-2	36
2.4.4 Funkční jednotky z hlediska systému	38
2.4.5 Popis korespondenčního režimu přenosu dat sběrnici IMS-2	40
2.4.6 Principy adresování	49
2.4.7 Elektrické specifikace	50
2.4.8 Mechanické specifikace	51
2.4.9 Využití sběrnice IMS-2 v ČSSR a v zahraničí	52
2.5 <u>MULTIBUS</u>	53
2.5.1 MULTIBUS	53
2.5.1.1 Přidělování sběrnice MULTIBUS	60
2.5.1.2 Ošetření výpadku napájení	64
2.5.1.3 Standardní obvody řízení a arbitráže přístupu ke sběrnici	66
2.5.1.4 Elektrické a mechanické specifikace	66
2.5.1.5 Programové vybavení	67
2.5.2 Sběrnice IEEE 796	69
2.5.3 Sběrnice systému Mikrosat	69
2.5.4 Sběrnice I-41	71
2.5.5 AMS-M-BUS	73
2.5.6 MULTIBUS II	73
2.6 <u>SMP BUS</u>	75
2.7 <u>Společná sběrnice SMEP</u>	79
2.8 <u>Q BUS</u>	84
2.9 <u>Sběrnice systému EJS (EUROBUS)</u>	90
2.10 <u>Paralelní sběrnice systému CAMAC</u>	98
2.10.1 Rám CAMAC	98
2.10.1.1 Rám CAMAC dle EUR 4100e	98
2.10.1.2 Pomocná řadičová sběrnice	102
2.10.1.3 Kompatibilní rozšířené použití IKR CAMAC tzv. COMPEX	105
2.10.2 Informační kanál větve CAMAC	106

2.10.3 Mikroprocesory v sestavách CAMAC	110
2.10.4 Programové vybavení pro styk se systémem CAMAC	111
2.11 <u>IEEE P 896 Futurebus</u>	113
2.11.1 Paralelní sběrnice IEEE P 896	114
2.11.2 Projekt sériové sběrnice IEEE P 896	120
2.12 <u>VME-BUS</u>	124
2.12.1 Paralelní sběrnice VME-BUS	124
2.12.1.1 Přenos dat	127
2.12.1.2 Přidělování sběrnice	127
2.12.1.3 Systém přerušování	131
2.12.1.4 Servisní služby sběrnice	132
2.12.1.5 Elektrické specifikace	133
2.12.1.6 Mechanické specifikace	134
2.12.2 VMX-BUS	134
2.12.3 VMS-BUS	135
2.13 <u>STE BUS</u>	137
2.14 <u>IBM PC BUS</u>	138
3. <u>Sériové sběrnice</u>	140
3.1 <u>Sériový kanál CAMAC</u>	140
3.2 <u>Sběrnice systému SM 53/10</u>	148
3.3 <u>Sběrnice místní sítě počítačů IEEE P 802</u>	149
3.3.1 IEEE P 802.3	150
3.3.2 IEEE P 802.4	152
3.3.3 IEEE P 802.5	155
3.4 <u>Sběrnice sítě Ethernet</u>	157
3.5 <u>Sběrnice I²C BUS</u>	161
4. <u>Závěr</u>	163
5. <u>Index sběrnic</u>	168