

Předmluva . . . . .	3
1. ARCHITEKTURA MIKROPROCESORU 8086 . . . . .	4
1.1 Struktura mikroprocesoru . . . . .	4
1.2 Uspořádání paměti a její obsazování . . . . .	8
2. INSTRUKCE MIKROPROCESORU . . . . .	14
2.1. Základní pojmy . . . . .	14
2.2 Způsoby adresace . . . . .	16
3. INSTRUKČNÍ SOUBOR MIKROPROCESORU 8086 . . . . .	23
3.1 Instrukce pro přesun dat . . . . .	23
3.2 Aritmetické instrukce . . . . .	28
3.2.1 Dvojková aritmetika . . . . .	29
3.2.2 Aritmetika desítkových čísel ve zhuštěném formátu . . . . .	34
3.2.3 Aritmetika čísel v rozloženém tvaru . . . . .	36
3.3 Instrukce pro nastavení hodnot příznaků . . . . .	37
3.4 Instrukce skoku . . . . .	41
3.4.1 Podmíněné skoky . . . . .	41
3.4.2 Nepodmíněné skoky . . . . .	47
3.5 Instrukce cyklů . . . . .	49
3.6 Instrukce pro práci s řetězci . . . . .	51
4. PSEUDOINSTRUKCE . . . . .	59
4.1 Pseudoinstrukce pro definování datových objektů . . . . .	59
4.2 Pseudoinstrukce pro definici datových struktur . . . . .	64
4.3 Přiřazení jmen výrazům . . . . .	66
4.4 Určování segmentů . . . . .	67
4.5 Atributové operátory . . . . .	73
5. JEDNODUCHÉ PROGRAMOVACÍ TECHNIKY V JSI 8086 . . . . .	77
6. PROCEDURY . . . . .	83
6.1 Deklarace procedur a předávání parametrů . . . . .	83
6.2 Rekurzivní procedury . . . . .	93
7. MAKROINSTRUKCE . . . . .	97
7.1. Definice makroinstrukcí a jejich použití . . . . .	97
7.2 Podmíněný překlad a pseudoinstrukce opakování . . . . .	102
7.3 Knihovny makroinstrukcí . . . . .	112
8. STROJOVÝ JAZYK MIKROPROCESORU 8086 . . . . .	115
8.1 Struktura strojové instrukce . . . . .	115
8.2 Překlad programu v JSI . . . . .	121
8.3 Popis práce překladače . . . . .	123
8.4 Spojovací program . . . . .	127
8.5 Prostředky pro spojování modulů . . . . .	132
8.6 Spojování modulů do cílového programu a jeho zavedení . . . . .	135
8.7 Knihovny procedur . . . . .	138

9. OPERACE VSTUPU A VÝSTUPU . . . . .	142
9.1 Prostředky vstupu a výstupu . . . . .	142
9.2 Programovaný vstup a výstup . . . . .	144
9.3 Přerušeni . . . . .	149
9.4 Operace vstupu a výstupu a prostředky operačního systému . . . . .	156
9.4.1 Obrazová služba - INT 10H . . . . .	157
9.4.2 Videopaměť . . . . .	164
9.4.3 Vstup informace z klávesnice . . . . .	167
9.4.4 Další přerušeni vyvolávající funkce BIOSu . . . . .	168
9.4.5 Práce s diskovými soubory . . . . .	171
10. ARITMETICKÝ KOPROCESOR 8087 . . . . .	175
10.1 Architektura koprocessoru a reprezentace dat . . . . .	175
10.2 Instrukce koprocessoru . . . . .	178
10.3 Instrukce pro přesun dat . . . . .	179
10.4 Aritmetické operace . . . . .	181
10.5 Porovnávací instrukce . . . . .	183
10.6 Instrukce pro výpočet transcendentních funkcí . . . . .	184
10.7 Instrukce pro práci s konstantami . . . . .	185
10.8 Řídící instrukce koprocessoru 8087 . . . . .	185
10.9 Programování aritmetického koprocessoru 8087 . . . . .	186

## PŘÍLOHY

Příloha A . . . . .	193
Příloha B . . . . .	202
Příloha C . . . . .	209
Příloha D . . . . .	211
Příloha E . . . . .	216