

# **Obsah**

Předmluva . . . . .	7
<b>Kapitola I. Spojovací problémy . . . . .</b>	<b>9</b>
1. Příklady spojovacích sítí. Množina a funkce . . . . .	10
2. Neorientovaný graf a multigraf. Souvislost . . . . .	18
3. Strom. Cyklotomické číslo. Kostra . . . . .	25
4. Konstrukce minimálních koster. Algoritmy . . . . .	30
5. Spojovací cesty. Orientovaný graf a multigraf . . . . .	36
6. Okružní cesty. Binární relace. Uspořádání . . . . .	41
<b>Kapitola II. Lineární algebra a grafy . . . . .</b>	<b>50</b>
1. Matice. Operace s maticemi . . . . .	52
2. Podmatice. Matice rozdělené na pole. Transponovaná matice . . . . .	55
3. Čtvercové matice . . . . .	58
4. Determinanty . . . . .	61
5. Vektory. Hodnost matice. Řešení obecné soustavy lineárních rovnic . . . . .	73
6. Pozitivně definitní a pozitivně semidefinitní matice . . . . .	76
7. Ohodnocené grafy a jejich souvislost s maticemi . . . . .	83
8. Rozložitelnost matic a struktura orientovaných grafů . . . . .	87
9. Algebraický výpočet koster grafu . . . . .	92
10. Inverze matic speciálních typů . . . . .	96
<b>Kapitola III. Lineární elektrické sítě se soustředěnými prvky . . . . .</b>	<b>103</b>
1. Některé vlastnosti orientovaných grafů . . . . .	110
2. Definice sítě a řešení . . . . .	116
3. Podmínky regularity sítě . . . . .	119
4. Ekvivalentní formulace řešení sítě . . . . .	121
5. Pasivní sítě . . . . .	124
6. Kirchhoffova pravidla . . . . .	130
7. Odhadování vlastních kmitočtů sítí . . . . .	136
<b>Kapitola IV. Dopravní problémy . . . . .</b>	<b>146</b>
1. Propustnost sítí . . . . .	146
2. Dopravní problém . . . . .	154
3. Užití potenciálu v dopravních problémech . . . . .	166
4. Závěr . . . . .	168
<b>Kapitola V. Logické obvody a sítě . . . . .</b>	<b>170</b>
1. Logické obvody . . . . .	170
2. Booleova algebra . . . . .	175

3. Booleovské funkce . . . . .	184
4. Analýza a syntéza kontaktních sítí . . . . .	189
5. Analýza a syntéza logických sítí . . . . .	196
6. Minimalizace booleovských výrazů . . . . .	203
<b>Kapitola VI. Automaty . . . . .</b>	<b>212</b>
1. Sekvenční zobrazení a sekvenční automaty . . . . .	213
2. Logické obvody s paměťmi . . . . .	219
3. Syntéza a minimalizace sekvenčního automatu . . . . .	227
4. Syntéza a minimalizace logické sítě s paměťmi . . . . .	230
5. Speciální sekvenční zobrazení . . . . .	234