

Obsah

1 Úvod	5
2 Asynchronní modulátory delta-sigma	7
2.1 Kvantizační šum	9
2.2 Kmitočet limitního cyklu	11
2.3 Časově digitální převodníky (převodníky TD)	12
2.4 Publikované práce	14
3 Nové asynchronní delta-sigma modulátory	17
3.1 Asynchronní delta-sigma modulátor 1. řádu v technologii FDSOI 28 nm	17
3.1.1 Kmitočet limitního cyklu	18
3.1.2 Analogové bloky	19
3.2 Asynchronní delta-sigma modulátor 2. řádu v technologii TSMC 180 nm	26
3.2.1 Kmitočet limitního cyklu	27
3.2.2 Analogové bloky	28
4 Závěr	36
Seznam literatury	37
Abstrakt	40