

# O B S A H

	str.
1. Inovace mikropočítačů a podpůrných obvodů řady 8051 ...	1
1.1 Řada 80C51 a další CMOS mikropočítače .....	6
1.2 Zvětšení kapacity vnitřních pamětí .....	15
1.3 Zvětšení počtu I/O kanálů .....	22
1.3.1 Typ 80C552/83C552 .....	23
1.3.2 Typ 80515/80535 .....	27
1.4 Hlídací časovač .....	32
1.4.1 Typ 80515/80535 .....	34
1.4.2 Typ Am80C321/87C521 .....	35
1.4.3 Typ 80C552/83C552 .....	36
1.5 Čítače - časovače .....	37
1.6 Seriový kanál s protokolem I <sup>2</sup> C .....	47
1.7 Šířkový modulátor .....	53
 Příklady řešení programového vybavení pro mikrořadiče řady 8051 .....	 56
 Segmenty aplikačních programů MC řady 8051 .....	 66
3.1 Operace nad obsahem zásobníku .....	66
3.2 Operace nad tabulkami .....	73
3.3 Větvení programu .....	79
3.3.1 Jednoduché větvení .....	79
3.3.2 Násobné větvení .....	83
3.4 Generování zpoždění a odměřování času a kmitočtu .....	 88
3.4.1 Čas .....	88
3.4.2 Kmitočet .....	102
3.4.2.1 Přímé měření kmitočtu .....	103
3.4.2.2 Nepřímé měření kmitočtu .....	106
3.4.3 Šířková modulace .....	108
3.4.4 Poznámky k přesnému měření času .....	110
3.5 Obsluha seriového kanálu .....	112
3.6 Obsluha paralelního kanálu .....	126
3.6.1 Realizace jednoduchých protokolů .....	126
3.6.2 Rozšiřování paralelních kanálů .....	137
3.7 Obsluha analogového prostředí .....	146

	str.
3.7.1 Vstup analogové veličiny, převodníky A/D .....	148
3.7.2 Výstup analogové veličiny, převodníky D/A .....	162
4. (Kapitola byla ze sborníku vypuštěna.)	
5. Problematika připojování diskových pamětí	
typu Winchester .....	170
5.1 Disková paměť typu Winchester .....	170
5.2 Interface nižších typů pro DPW .....	172
5.2.1 Popis interface ST506 .....	173
5.3 Organizace dat na stopě .....	178
5.4 Metody zabezpečení proti chybám .....	184
5.5 Metody kódování dat .....	186
5.6 Požadavky kladené na řídicí jednotku DPW .....	198
5.7 Struktura řídicí jednotky .....	207
5.8 Integrované řadiče .....	213
5.9 Fázový závěs .....	238
5.10 Separace datových a hodinových pulzů .....	255
5.11 Zápisové obvody a požadavky na předkompenzace .....	258
5.12 Vyrovnávací paměť .....	263
6. Interface vyšších typů u DPW .....	264
6.1 Úvod do problematiky .....	264
6.2 Přehled interface vyšších typů .....	265
6.3 Úvod do interface SCSI .....	267
6.4 Signály SCSI interface .....	268
6.5 Pracovní fáze komunikace .....	271
L i t e r a t u r a .....	283 - 286