

Obsah

Obsah.....	3
Představení autora	4
Úvod.....	6
1 Užití T-grafů pro redukci MC-grafu obvodů se spínanými kapacitami.....	8
1.1 Konstrukce sumárního grafu obvodu se spínanými kapacitami	8
1.2 Příklad postupu řešení	9
1.3 Didaktická poznámka	11
2 Užití T-grafů pro redukci MC-grafu obvodů se spínanými proudy	12
2.1 Konstrukce sumárního grafu obvodu se spínanými proudy	12
2.2 Příklad řešení ztrátového integrátoru	13
2.3 Didaktická poznámka	15
3 Užití dvojgrafů pro redukci MC-grafu obvodů se spínanými kapacitami	15
3.1 Konstrukce sumárního MC-grafu na základě dvojgrafů	15
3.2 Příklad řešení obvodu	17
3.3 Didaktická poznámka	19
4 Užití dvojgrafů pro redukci MC-grafu obvodů se spínanými proudy	19
4.1 Konstrukce sumárního grafu obvodu se spínanými proudy na základě dvojgrafu	20
4.2 Příklad řešení obvodu s reálnými unipolárními tranzistory	21
4.3 Didaktická poznámka	23
5 Závěr.....	23
Použitá literatura	26
Abstract.....	28