

OBSAH

1	ÚVOD	9
2	TRENDY VE VÝVOJI MIKROELETRONICKÝCH TECHNOLOGIÍ	11
2.1	VÝVOJ ELEKTRONICKÝCH TECHNOLOGIÍ	12
2.2	PLOŠNÉ SPOJE	15
2.2.1	<i>Materiály pro organické substráty</i>	15
2.2.2	<i>Zásady pro návrh plošných spojů</i>	17
2.2.3	<i>Elektrické vlastnosti DPS</i>	19
2.2.4	<i>Nové směry a technologie pro výrobu substrátů</i>	26
2.3	VRSTVOVÉ TECHNOLOGIE	30
2.3.1	<i>Anorganické (keramické) substráty</i>	31
2.3.2	<i>Tlusté vrstvy</i>	32
2.3.3	<i>Tenké vrstvy</i>	37
2.3.4	<i>Polymerní materiály</i>	40
2.4	HYBRIDNÍ INTEGROVANÉ OBVODY	45
2.5	TECHNOLOGIE LTCC	55
2.6	POVRCHOVÁ MONTÁŽ	61
2.6.1	<i>Sled operací v povrchové montáži</i>	61
2.6.2	<i>Technologická integrace a inovace</i>	64
3	SOUČÁSTKY PRO ELEKTRONICKÉ OBVODY A POUZDŘENÍ	73
3.1	POLOVODIČOVÉ ČIPY	73
3.2	PASIVNÍ SOUČÁSTKY	79
3.2.1	<i>Rezistory</i>	83
3.2.2	<i>Kondenzátory</i>	85
3.2.3	<i>Induktory</i>	95
3.3	KONSTRUKČNÍ A SPOJOVACÍ KOMPONENTY	98
3.4	VÝVOJ V POUZDŘENÍ POLOVODIČOVÝCH ČIPŮ A SYSTÉMŮ	105
3.4.1	<i>Pouzdra a jejich vývody</i>	106
3.4.2	<i>Konvenční pouzdra a pouzdra SO, QFP a TSOP</i>	111

3.4.3 Pouzdra BGA.....	112
3.4.4 CSP.....	114
3.4.5 Multičipové moduly	115
3.4.6 3D pouzdra.....	118
3.4.7 Flip Chip.....	120
3.4.8 Kontaktování na úrovni čipu (WLP)	135
3.5 TEPELNÝ MANAGEMENT	137
3.5.1 Teorie přenosu tepla.....	141
3.5.2 Náhradní tepelný obvod	145
3.5.3 Tepelná charakteristika zapouzdřené součástky	147
3.5.4 Návrh vlastního pouzdra	149
3.5.5 Matematické modelování teplotních poměrů.....	150
4 TECHNOLÓGICKÉ PROCESY V MONTÁZNÍCH TECHNOLOGIÍCH.....	155
4.1 NEVAKUOVÉ DEPOZICE MATERIÁLŮ	155
4.1.1 Sítotisk	156
4.1.2 Šablonový tisk.....	160
4.1.3 Návrh šablon	163
4.1.4 Volba typu pasty a vliv stérky.....	163
4.1.5 Dávkovací způsoby nanášení.....	165
4.2 VAKUOVÉ DEPOZICE MATERIÁLŮ	168
4.2.1 Napařování.....	168
4.2.2 Naprašování	169
4.3 OSAZOVÁNÍ SOUČÁSTEK	170
4.3.1 Rozdelení součástek a základní princip osazování.....	171
4.3.2 Osazovací zařízení a jeho části	172
4.3.3 Zaměření a polohování součástek	178
4.3.4 Přesnost osazování součástek	179
4.3.5 Základní parametry osazovacích zařízení.....	182
4.4 PÁJENÍ SOUČÁSTEK BEZOLOVNATÝMI PÁJKAMI	185
4.4.1 Smáčivost a její měření.....	187
4.4.2 Pájení vlnou.....	191
4.4.3 Pájení přetavením.....	195
4.4.4 Ruční pájení.....	203
4.4.5 Selektivní pájení	205

4.4.6 Ochranná atmosféra v procesu pájení	208
4.5 ČISTĚNÍ V ELEKTRONICE	210
4.6 KONTROLA A KONTROLNÍ SYSTÉMY	216
5 ELEKTRICKÉ SPOJE A PROPOJOVÁNÍ	225
5.1 PÁJENÉ SPOJE A BEZOLOVNATÉ PÁJENÍ	225
5.1.1 Pásky a jejich složení	226
5.1.2 Pájecí pasty	234
5.1.3 Tavidla pro pájení	237
5.1.4 Pájiteľnosť povrchu	241
5.1.5 Návrh pájecích ploch	246
5.1.6 Tvary pájených spojů a jejich poruchy	254
5.2 LEPIDLA A LEHENÉ SPOJE	258
5.2.1 Lepidla pro povrchovou montáž	260
5.2.2 Izotropní vodivá lepidla	262
5.2.3 Anizotropní vodivá lepidla	263
5.2.4 Nanášení lepidel a jejich vytvrzování	263
5.2.5 Zásady pro aplikaci lepidel	265
5.3 TERMOKOMPRESNÍ A ULTRAZVUKOVÉ SPOJE	267
5.4 DALŠÍ TYPY SPOJŮ A PROPOJOVÁNÍ	269
5.5 ŽIVOTNOST A TESTOVÁNÍ SPOJŮ	272
5.5.1 Faktory působící na životnost spojů	273
5.5.2 Životnost pájeného spoje	277
5.5.3 Teplotní cyklování	279
6 VYBRANÉ KAPITOLY Z ŘÍZENÍ JAKOSTI V ELEKTROTECHNICKÝCH VÝROBÁCH	285
6.1 MEZINÁRODNÍ NORMY ISO	286
6.1.1 Různé podmínky užití norem ISO řady 9000	287
6.1.2 Užití norem ve smluvních vztazích (podle ISO 9000)	287
6.1.3 Dokumentace, příručka jakosti	288
6.1.4 Základní osnova příručky jakosti	288
6.1.5 Soubor norem ISO 14 000	291

6.2 OPERATIVNÍ ŘÍZENÍ JAKOSTI.....	292
6.2.1 Základní nástroje pro řízení jakosti	292
6.2.2 Statistická regulace procesu (<i>SPC – Statistic Process Control</i>).....	296
6.3 MATEMATICKÝ POHLED NA HODNOTU PPM.....	300
6.3.1 Různé typy statistických rozdělení.....	300
6.3.2 Stanovení počtu poruch ze známé hodnoty ppm.....	302
6.3.3 Předpověď pravděpodobnosti poruch a hodnoty ppm	304
6.3.4 Počet tolerovaných poruch.....	306
6.4 ZPŮSOBILOST PROCESU A METODA 6σ	306
6.5 ANALÝZA DŮSLEDKŮ A PŘÍČIN PORUCH (FMEA)	311
6.6 NOVÉ ASPEKTY V ŘÍZENÍ TECHNOLOGICKÝCH PROCESŮ	313
7 ŘÍZENÍ VÝROBNÍCH PROCESŮ V POVRCCHOVÉ MONTÁŽI.....	317
7.1 TECHNOLOGICKÝ PROCES, JEHO KONTROLA A ŘÍZENÍ	317
7.1.1 Způsob záznamu dat	318
7.1.2 Záznam poruch v technologii povrchové montáže	322
7.2 ZKOUŠENÍ A KONTROLA VE VÝROBĚ ELEKTRONICKÝCH FUNKČNÍCH BLOKŮ	323
7.2.1 Kontrola v procesu povrchové montáže	324
7.2.2 Způsoby testování.....	326
7.2.3 Výběr dodavatelů.....	327
7.3 ŘÍZENÍ TECHNOLOGICKÉHO PROCESU POVRCHOVÉ MONTÁŽE	327
7.3.1 Poruchy při nanášení pájecí pasty	328
7.3.2 Poruchy při osazování.....	329
7.3.3 Poruchy při pájení.....	329
7.4 APLIKACE METODY 6σ V TECHNOLOGII POVRCHOVÉ MONTÁŽE	331
7.4.1 Reprodukovatelnost procesu 6σ	331
7.4.2 Schopnost procesu nebo schopnost nastavení?.....	334
8 ŽIVOTNÍ PROSTŘEDÍ, BEZPEČNOST A LEGISLATIVA	337
8.1 VÝROBA A ŽIVOTNÍ PROSTŘEDÍ	337
8.1.1 Legislativa v ČR a v EU	338
8.1.2 Povinnost zpracovávat hlášení.....	339
8.1.3 Co dělat a jak začít s ekologickými aktivitami	342

8.2 ECO DESIGN – EKOLOGICKÝ NÁVRH VÝROBKŮ	343
8.2.1 Životní prostředí a elektrotechnický průmysl	343
8.2.2 Ekologické výrobky mají větší naději na obchodní úspěch	344
8.2.3 Význam a poslání fáze návrhu výrobku	345
8.2.4 Ekologický návrh a legislativa	346
8.2.5 Prolínání EMS s ekologickým návrhem	349
8.2.6 Strategie, nástroje a metodologie pro Eco Design	350
8.2.7 Nutnost začít s ekologickým návrhem	353
8.3 POSKYTOVÁNÍ INFORMACÍ VEŘEJNOSTI	354
8.4 ELEKTRONIKA A ZDRAVÍ	355
8.4.1 Materiály a jejich odpad	356
8.4.2 Vlivy elektrických a magnetických polí na lidský organismus	358
8.4.3 Ukazatelé působení elektrických a magnetických polí	359
9 ZÁVĚR	367
PŘÍLOHA	
DOPORUČENÉ TVARY PÁJENÝCH SPOJŮ DLE IPC-A-610D	369
REJSTŘÍK	377