

## O B S A H

1.	Vstupně - výstupní podsystém .....	3
1.1	Úvodní poznámky .....	3
1.2	Vymezení některých pojmů .....	3
1.3	Struktura V/V podsystému střediskového počítače .....	4
1.3.1	Počítač EC 1027 .....	7
1.4	Struktura V/V podsystému počítače se V/V procesory .....	8
1.4.1	Superpočítače .....	10
1.5	Struktura V/V podsystému minipočítače .....	11
1.5.1	Minipočítač VAX 8600 .....	13
1.6	Struktura V/V podsystému mikropočítače .....	15
1.6.1	Osobní počítače třídy IBM PC .....	18
1.7	Měření efektivity V/V podsystému .....	19
1.8	Shrnutí .....	20
2.	Programování vstupu a výstupu .....	22
2.1	Programové řízení vstupu a výstupu .....	22
2.2	Řízení na základě přerušování .....	28
2.3	Řízení V/V přímým přístupem k operační paměti .....	31
2.4	Vstup a výstup dat pomocí specializovaného procesoru .....	34
3.	Standardní rozhraní sběrnicového typu .....	35
3.1	Systémové sběrnice .....	37
3.1.1	Sběrnice UNIBUS-typické sběrnice minipočítačů .....	37
3.1.2	Sběrnice MULTIBUS-standard řídicích mikropočítačů .....	41
3.1.3	Sběrnice multimikroprocesorových řídicích systémů .....	45
3.2	Vnější sběrnice .....	49
3.2.1	Kanál JSEP - sběrnicové V/V rozhraní SSK .....	49
3.2.2	Rozhraní IMS-2 a jeho sběrnice .....	55
3.2.3	Sběrnice V/V kanálu IBM PC .....	61
3.2.4	Další standardní vnější sběrnice .....	61
4.	Standardní dvoubodová rozhraní .....	63
4.1	Sériové rozhraní V.24 .....	63
4.2	Paralelní rozhraní CENTRONICS .....	71
5.	Vnější paměti .....	73
5.1	Fyzikální principy vnějších pamětí a kódování dat .....	73
5.2	Média pro vnější paměti .....	78
5.3	Technologické provedení vnějších pamětí .....	84
5.4	Záznamové a čtecí hlavy .....	88
6.	Vstupní a výstupní zařízení .....	91
7.	Literatura .....	104

